



2024年9月27日

SWTest Asia 2024 における技術論文発表のお知らせ

株式会社テセックは福岡で開催される SWTest Asia 2024 において、株式会社東京精密と共同で下記の通り技術論文発表を行います。

- **開催期間** : 2024年10月24日(木)~10月26日(土)
- **開催場所** : ヒルトン福岡シーホーク
- **発表日時** : 2024年10月25日(金) 14:00~14:30
- **テーマ** : “Challenge and Solutions in Wafer Testing from Perspective of Power Semiconductor Back-End Processes and Modules”
「パワー半導体の後工程およびモジュール製造の視点から見たウェハテストにおける課題と解決策」(和訳)
- **発表者** : 鈴木海(Kai Suzuki, TESEC Corporation)

※ 技術論文執筆にあたり、筑波大学 岩室憲幸教授に多大なるご支援をいただきました。

[SWTest Asia 2024 について]

SWTest(Semiconductor Wafer Test)はアメリカで30年以上の歴史を持つ、半導体ウェハ及びダイレベルの測定にフォーカスした唯一の国際コンフェレンスです。昨年の台湾開催に続き、今年初めて日本において「SWTest Asia 2024」として開催されます。

以上